

-Se desea estructurar un banco de memoria para un Microprocesador de ocho bits de datos y dieciséis líneas de direccionamiento (Ej. 8085), con las siguientes características:

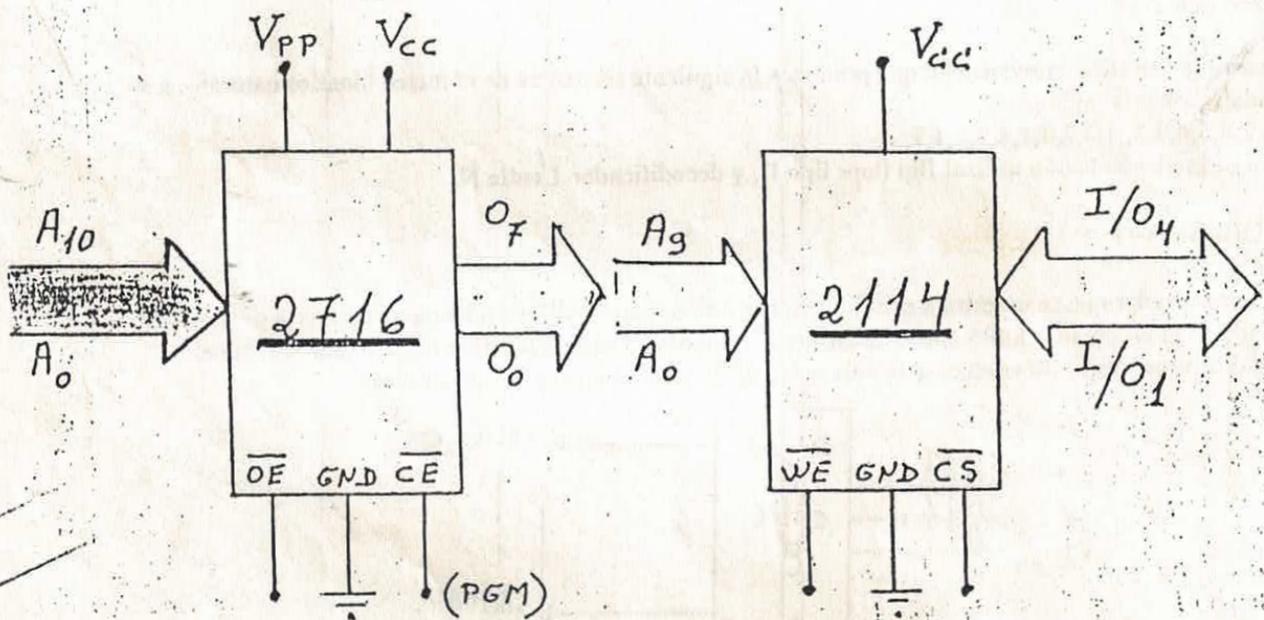
- 1.-EPROM de $8K \times 8$ ubicada en los lugares más bajos.-
- 2.-RAM también de $8K \times 8$, pero ubicada en los más altos.-

3.-Debe dividirse la capacidad de direccionamiento de 64K, en 8 de 8K, para tener posibilidad de expansión futura (Sistema MSX).-

4.-Para su implementación se dispone exclusivamente de "Chips" 2716 (EPROM de $2K \times 8$) y 2114 (RAM de $1K \times 4$) que se muestran en la figura.-

-Existen posiciones imágenes? Cuáles son?

-Cómo implementaría el banco usando memorias PROM bipolares para el decodificado? Qué ventajas obtiene?



-Diseñar un contador binario natural de cuatro bits, descendente y síncrono.

ORCA del Computador 27/11/03