

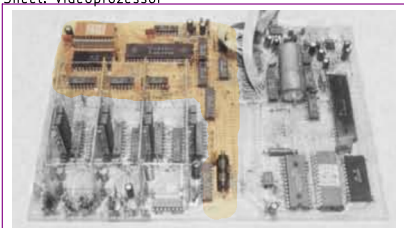
1

2

3

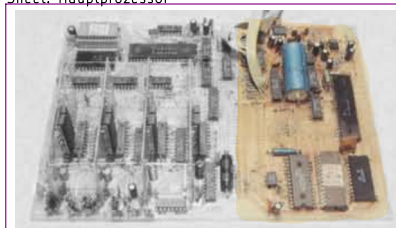
4

Sheet: Videoprozessor



File: Tiny6k_Videoprozessor.sch

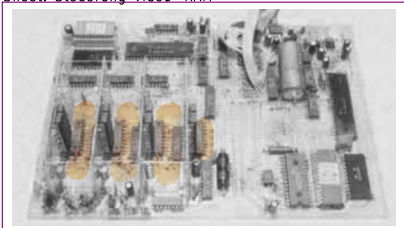
Sheet: Hauptprozessor



File: Tiny6k_Hauptprozessor.sch

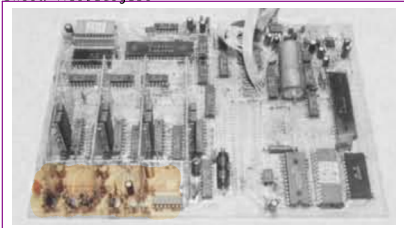
Adressraum:
 %8000-%FFFF RAM
 %7C00-%7FFF Tastatur
 %7000-%7BFF frei
 %6400-%6FFF frei
 %6000-%63FF Videosteuerung
 %4000-%5FFF Video-RAM
 %2000-%3FFF EPROM 2
 %0800-%1FFF EPROM 1
 %0000-%07FF interner ROM

Sheet: Steuerung Video-RAM



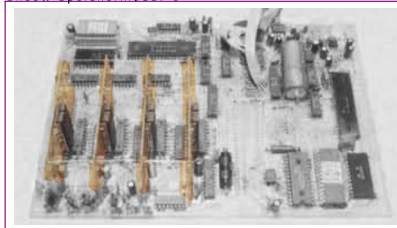
File: Tiny6k_Steuerung_Video-RAM.sch

Sheet: Videoausgabe



File: Tiny6k_Videoausgabe.sch

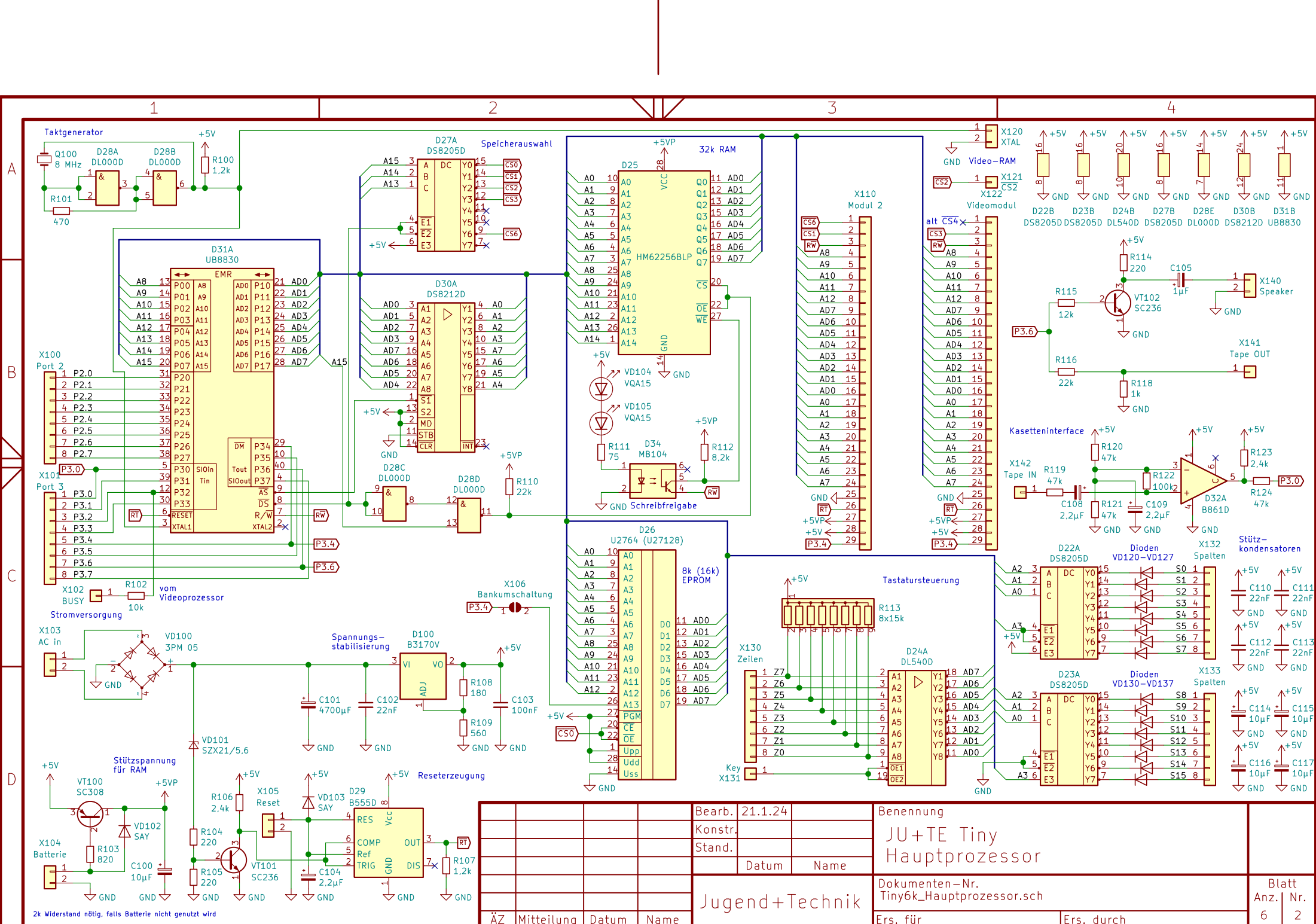
Sheet: Speichermodul C



File: SpeichermoduLTyp_C.sch

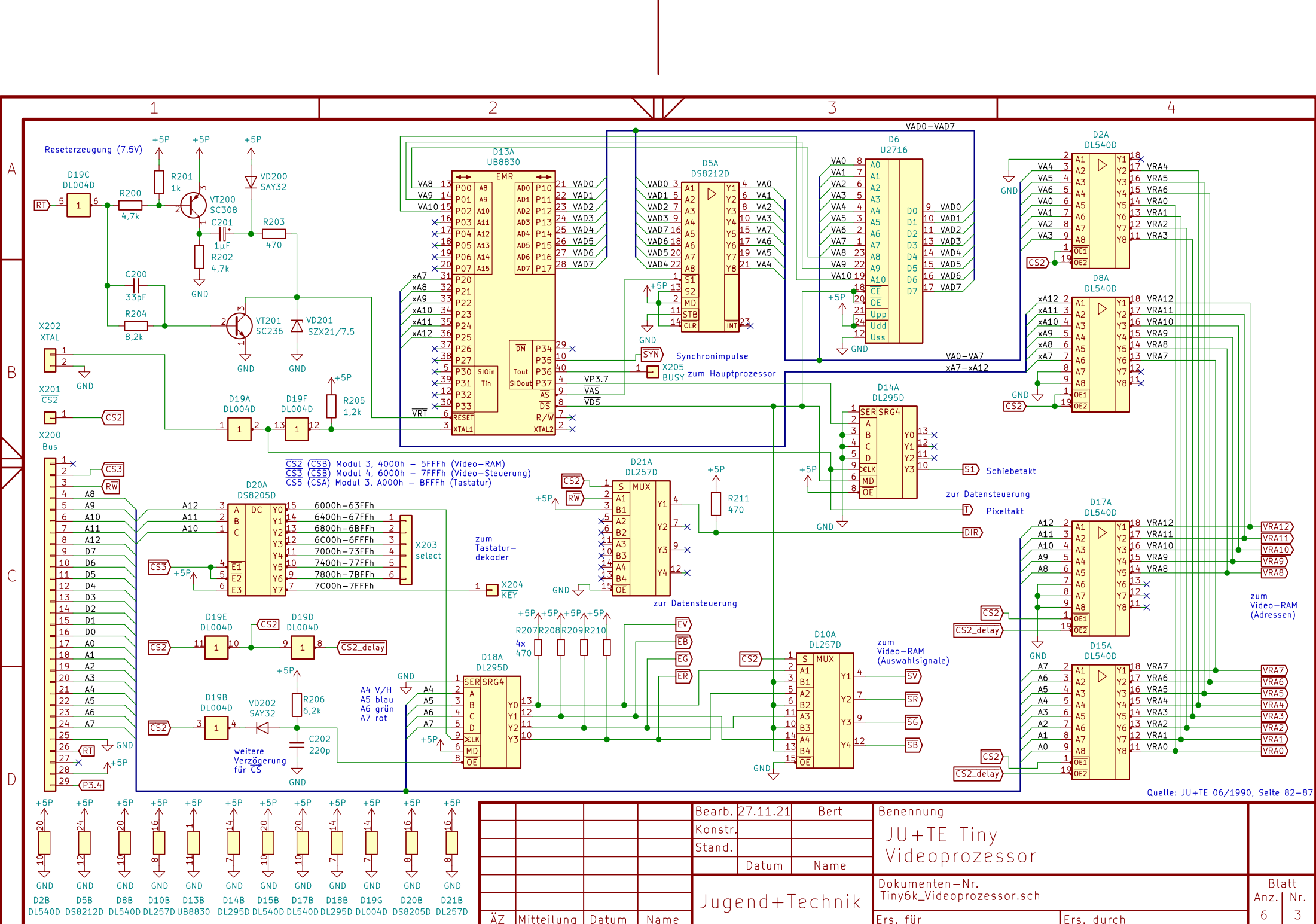
wird bis zu 4x benötigt

				Bearb.	27.11.21	Bert	Benennung		
				Konstr.			JU+TE Tiny mit Videoerweiterung		
				Stand.					
					Datum	Name			
				Jugend+Technik		Dokumenten-Nr. Tiny6k_kompakt.sch		Blatt Anz. Nr.	
ÄZ	Mitteilung	Datum	Name	Ers. für		Ers. durch		6	1



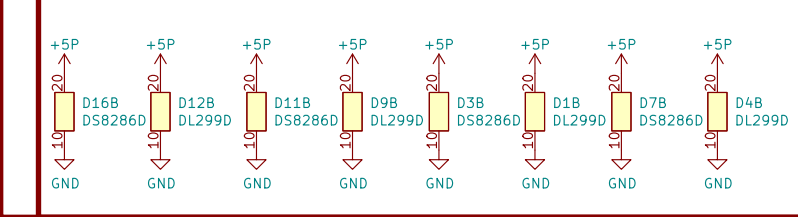
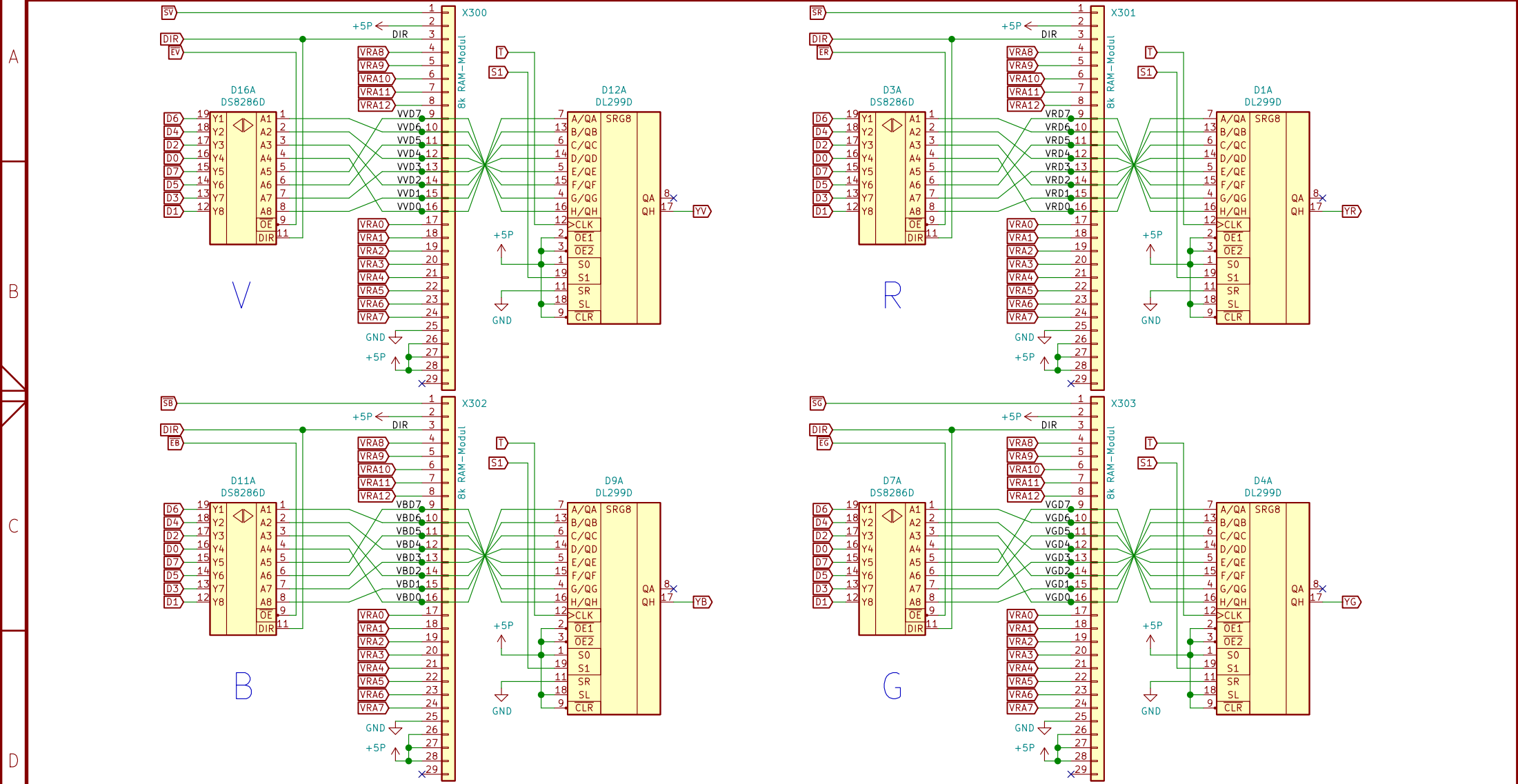
Bearb.	21.1.24	Benennung	JU+TE Tiny Hauptprozessor	
Konstr.		Dokumenten-Nr.	Tiny6k_Hauptprozessor.sch	
Stand.		Ers. für	Jugend+Technik	Blatt Anz. Nr. 6 2
	Datum	Name	Ers. durch	
ÄZ	Mitteilung	Datum	Name	

2k Widerstand nötig, falls Batterie nicht genutzt wird



Quelle: JU+TE 06/1990, Seite 82-87

Bearb.	27.11.21	Bert	Benennung	JU+TE Tiny Videoprocessor	
Konstr.			Dokumenten-Nr.	Tiny6k_Videoprocessor.sch	
Stand.			Ers. für	Ers. durch	Blatt Anz. Nr.
	Datum	Name			6 3
ÄZ	Mitteilung	Datum	Jugend+Technik		



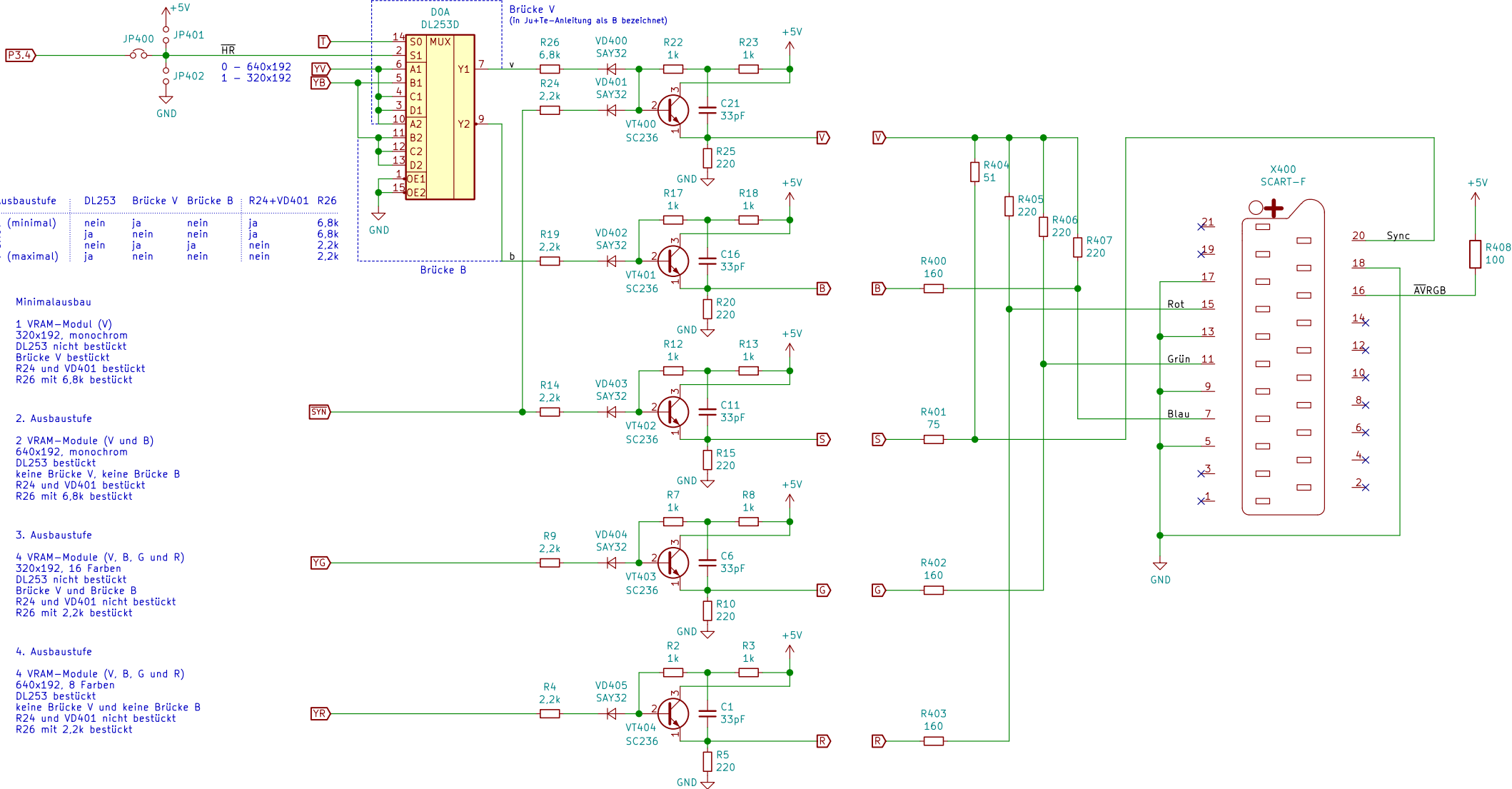
				Bearb.	8.12.21	Bert	Benennung		
				Konstr.			JU+TE Tiny		
				Stand.			Steuerung Video-RAM		
					Datum	Name	Dokumenten-Nr.		Blatt
				Jugend+Technik			Tiny6k_Steuerung_Video-RAM.sch		Anz. Nr.
ÄZ	Mitteilung	Datum	Name				Ers. für	Ers. durch	6 4

1

2

3

4



Ausbaustufe	DL253	Brücke V	Brücke B	R24+VD401	R26
1 (minimal)	nein	ja	nein	ja	6,8k
2	ja	nein	nein	ja	6,8k
3	nein	ja	ja	nein	2,2k
4 (maximal)	ja	nein	nein	nein	2,2k

Minimalausbau

1 VRAM-Modul (V)
 320x192, monochrom
 DL253 nicht bestückt
 Brücke V bestückt
 R24 und VD401 bestückt
 R26 mit 6,8k bestückt

2. Ausbaustufe

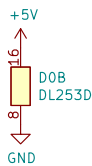
2 VRAM-Module (V und B)
 640x192, monochrom
 DL253 bestückt
 keine Brücke V, keine Brücke B
 R24 und VD401 bestückt
 R26 mit 6,8k bestückt

3. Ausbaustufe

4 VRAM-Module (V, B, G und R)
 320x192, 16 Farben
 DL253 nicht bestückt
 Brücke V und Brücke B
 R24 und VD401 nicht bestückt
 R26 mit 2,2k bestückt

4. Ausbaustufe

4 VRAM-Module (V, B, G und R)
 640x192, 8 Farben
 DL253 bestückt
 keine Brücke V und keine Brücke B
 R24 und VD401 nicht bestückt
 R26 mit 2,2k bestückt



				Bearb.	27.11.21	Bert	Benennung		
				Konstr.			JU+TE Tiny Videoausgabe		
				Stand.					
					Datum	Name			
				Jugend+Technik			Dokumenten-Nr. Tiny6k_Videoausgabe.sch		Blatt Anz. Nr.
ÄZ	Mitteilung	Datum	Name	Ers. für			Ers. durch		6 5

1

2

3

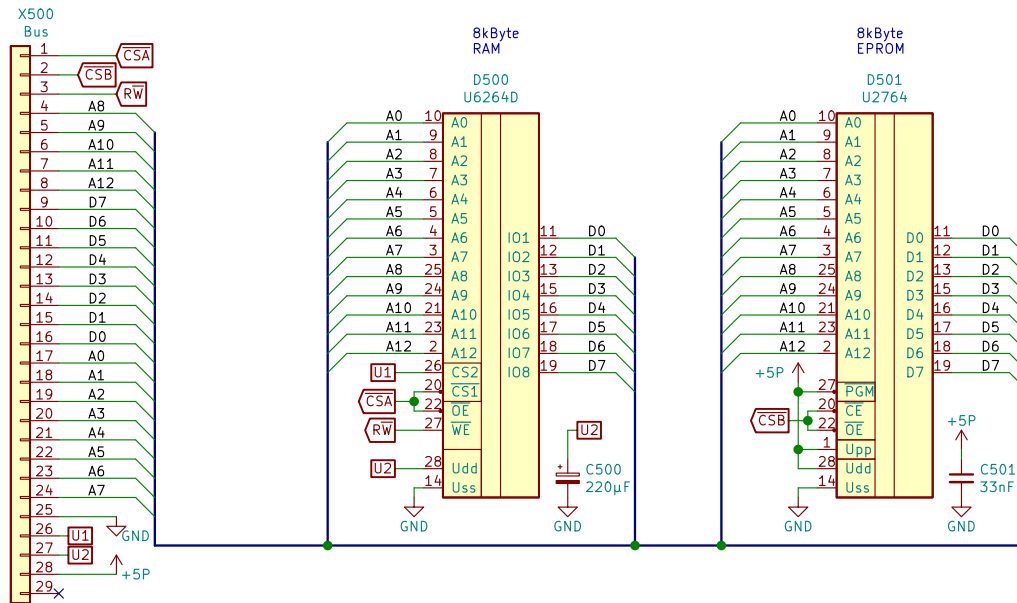
4

A

B

C

D



				Bearb.	27.11.21	Bert	Benennung		
				Konstr.			JU+TE Tiny		
				Stand.			Speichermodul Typ C		
					Datum	Name			
				Jugend+Technik			Dokumenten-Nr.		Blatt
							Speichermodul_Typ_C.sch		Anz. Nr.
ÄZ	Mitteilung	Datum	Name				Ers. für	Ers. durch	6 6