

2018 Minisys “计算机组成课程设计” 导教班邀请函

东南大学 · 南京

尊敬的老师：

您好！

东南大学计算机科学与工程学院及国家级计算机实验教学示范中心（东南大学）是最早开始“计算机系统能力培养”教学改革的单位之一。从2003年开始，在教育部计算机教指委和国家级实验教学示范中心建设单位联席会计算机学科组的关心下，东南大学摸索出了一套以兼容MIPS的Minisys系列CPU设计为核心的基于计算机系统能力培养贯通式实践课程体系，在全国颇具影响。“计算机组成课程设计”在该体系中是最为核心的课程之一。

为了让各高校教师能在短期内顺利地开展“计算机组成课程设计”实践课改革，国家级计算机实验教学示范中心（东南大学）与东南大学计算机科学与工程学院定于2018年07月23日~25日在南京东南大学九龙湖校区计算机楼529实验室举办“2018 Minisys ‘计算机组成课程设计’导教班”，特邀请各高校计算机组成原理及计算机组成课程设计教师参加。

导教班由东南大学国家级计算机实验教学示范中心副主任、东南大学计算机科学与工程学院杨全胜副教授主讲，将以讲授和动手实验相结合的方式，详细完整地传授基于Minisys的“计算机组成课程设计”内容。

为保证导教班的效果，本次采用小班制教学，优先安排近期即将开设Minisys计算机组成课程设计的教师参加。导教班采用电话或邮件联系方式报名，由于机位有限，我们将以邮件通知方式确认。

参加导教班的老师最好具有Vivado使用经验和Verilog语言基础，如果没有Verilog语言基础和Vivado使用经验的老师，可以免费临时安排补课。

时间：2018年07月23日~25日

地点：东南大学九龙湖校区计算机楼529实验室

联系人：夏良波，电话：18621167186，邮件地址：David.xia@e-elements.com

费用：高校教师免费（培训免费，交通与食宿自理）

主办单位： 国家级计算机实验教学示范中心（东南大学）

东南大学计算机科学与工程学院（盖章）

协办单位：依元素科技有限公司

金牌赞助：美国Xilinx公司

2018年7月



导教班日程安排（根据实际情况可能会有调整）：

2018年7月23日 星期一			
时间	内容	主讲	助教
8:30~9:00	签到注册		
9:00~12:00	Minisys CPU的指令系统、寄存器组、汇编程序设计	杨全胜	
12:00~14:00	中餐与交流		
14:00~17:00	数据通路设计、单周期CPU控制器的设计与仿真	杨全胜	徐言、江仲鸣、许恒煜、杨英豪
18:30~20:30	复习与答疑		江仲鸣、杨英豪
2018年7月24日 星期二			
时间	内容		
9:00-12:00	单周期CPU时钟、取指、译码单元设计与仿真	杨全胜	徐言、江仲鸣、许恒煜、杨英豪
12:00~14:00	中餐与交流		
14:00-17:00	单周期CPU执行模块、存储模块设计与仿真	杨全胜	徐言、江仲鸣、许恒煜、杨英豪
18:30~20:30	复习与答疑		徐言、许恒煜
2018年7月25日 星期三			
时间	内容		主讲
9:00-12:00	单周期CPU顶层封装与仿真	杨全胜	徐言、江仲鸣、许恒煜、杨英豪
12:00~14:00	中餐与交流		
14:00-17:00	单周期CPU I/O设计、封装与下载	杨全胜	徐言、江仲鸣、许恒煜、杨英豪

回 执

序号	姓名	单位	手机	邮箱	需补Vivado与Verilog